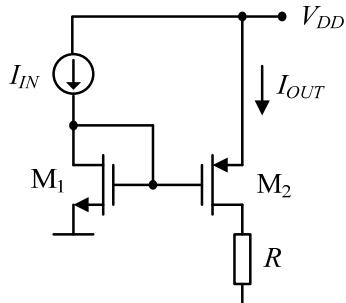


Treći domaći zadatak iz Osnova elektronike

1. Za kolo na slici 1 odrediti maksimalnu vrijednost ulazne struje I_{IN} tako da oba MOSFET-a M_1 i M_2 provode. Zatim, polazeći od pretpostavke da se MOSFET M_2 nalazi u zasićenju, odrediti vrijednost sume kvadratnih korijena struja I_{IN} i I_{OUT} . Poznato je: $V_{DD}=2.5$ V, $\beta_I=\beta_2=\beta=2$ mA/V², $V_m=0.8$ V, $V_{tp}=-0.9$ V, $\lambda_I=\lambda_2=0$ V⁻¹.



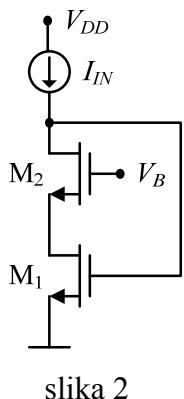
slika 1

Rješenje:

$$I_{IN} < \frac{1}{2} \beta (V_{DD} - V_m + V_{tp})^2 = I_{IN \max}$$

$$\sqrt{I_{IN}} + \sqrt{I_{OUT}} = \sqrt{\frac{\beta}{2}} (V_{DD} - V_m + V_{tp})$$

2. Za kolo na slici 2 odrediti maksimalnu vrijednost ulazne struje I_{IN} tako da strujni izvor I_{IN} ispravno radi, odnosno, da pad napona V_{IN} na njemu ne bude manji od minimalnog dozvoljenog napona V_{INmin} . Zatim, izračunati u kom opsegu se mora nalaziti napon V_B , tako da oba MOSFET-a rade u zasićenju. Poznato je: $V_{DD}=1.5$ V, $\beta_I=\beta_2=\beta=1$ mA/V², $V_m=0.7$ V, $V_{INmin}=0.4$ V, $\lambda_I=\lambda_2=0$ V⁻¹. MOSFET M_1 i M_2 imaju identične karakteristike.



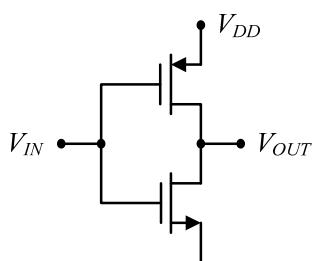
slika 2

Rješenje:

$$I_{IN} < \frac{1}{2} \beta (V_{DD} - V_m - V_{IN \min})^2 = I_{IN \max}$$

$$2 \cdot \sqrt{\frac{2I_{IN}}{\beta}} + V_m < V_B < \sqrt{\frac{2I_{IN}}{\beta}} + 2V_m$$

3. Utvrditi logičku funkciju koju obavlja kolo na slici 3. Napon na ulazu može biti ili V_{DD} (logička jedinica) ili 0 V (logička nula).

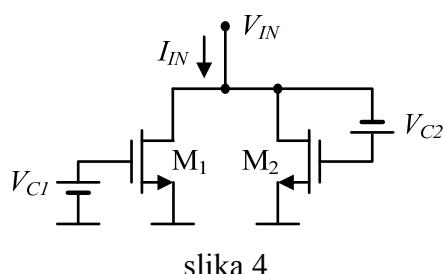


slika 3

Rješenje:

Invertor.

4. Pokazati da kolo na slici 4 radi kao naponom kontrolisan otpornik. MOSFET-ovi su identičnih karakteristika i rade u omskoj oblasti. Kontrolni naponi kojima se mijenja vrijednost otpornosti dati su sa V_{C1} i V_{C2} . Utvrditi pod kojim uslovima ovo kolo obavlja naznačenu funkciju.



Rješenje:

$$R_{EQ} = \frac{V_{IN}}{I_{IN}} = \frac{1}{\beta(V_{C1} + V_{C2} - 2V_m)}$$

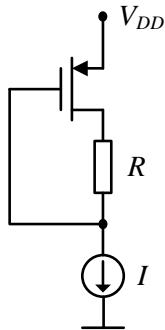
$$V_m - V_{C2} < V_{IN} < V_{C1} - V_m, V_{C1} > V_m, V_{C2} > V_m$$

Treći domaći zadatak iz Osnova elektronike

5. Izračunati napone V_{SD} i V_{SG} za kolo na slici 5. Poznato je: $V_{DD}=10$ V, $\beta=0.2$ mA/V², $V_{tp}=-1$ V, $R=10\text{ k}\Omega$, $\lambda_1=\lambda_2=0$ V⁻¹.

a) $I=200$ μA,

b) $I=50$ μA.



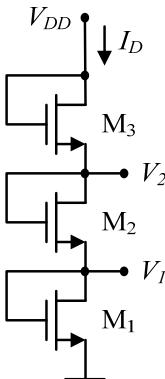
slika 5

Rješenje:

a) $V_{SD}=0.732$ V, $V_{SG}=2.732$ V

b) $V_{SD}=1.207$ V, $V_{SG}=1.707$ V

6. Izračunati širine kanala sva tri MOSFET-a na slici 6, tako da bude ispunjeno: $I_D=0.2$ mA, $V_I=3$ V, $V_2=7$ V. Poznato je: $\mu_n C'_{ox}=20$ uA/V², $L_I=L_2=L_3=10$ μm, $V_t=2$ V, $V_{DD}=10$ V, $\lambda_1=\lambda_2=0$ V⁻¹.



slika 6

Rješenje:

$W_I=200\mu\text{m}$, $W_2=50\mu\text{m}$, $W_3=200\mu\text{m}$